

UM2002 RFOCT 使用指南

版本：V1.0



UNICMICRO
广芯微电子

广芯微电子（广州）股份有限公司

<http://www.unicmicro.com/>

条款协议

本文档的所有部分，其著作权归广芯微电子（广州）股份有限公司（以下简称广芯微电子）所有，未经广芯微电子授权许可，任何个人及组织不得复制、转载、仿制本文档的全部或部分组件。本文档没有任何形式的担保、立场表达或其他暗示，若有任何因本文档或其中提及的产品所有资讯所引起的直接或间接损失，广芯微电子及所属员工恕不为其担保任何责任。除此以外，本文档所提到的产品规格及资讯仅供参考，内容亦会随时更新，恕不另行通知。

1. 本文档中所记载的关于电路、软件和其他相关信息仅用于说明半导体产品的操作和应用实例。用户如在设备设计中应用本文档中的电路、软件和相关信息，请自行负责。对于用户或第三方因使用上述电路、软件或信息而遭受的任何损失，广芯微电子不承担任何责任。
2. 在准备本文档所记载的信息的过程中，广芯微电子已尽量做到合理注意，但是，广芯微电子并不保证这些信息都是准确无误的。用户因本文档中所记载的信息的错误或遗漏而遭受的任何损失，广芯微电子不承担任何责任。
3. 对于因使用本文档中的广芯微电子产品或技术信息而造成的侵权行为或因此而侵犯第三方的专利、版权或其他知识产权的行为，广芯微电子不承担任何责任。本文档所记载的内容不应视为对广芯微电子或其他人所有的专利、版权或其他知识产权作出任何明示、默示或其它方式的许可及授权。
4. 使用本文档中记载的广芯微电子产品时，应在广芯微电子指定的范围内，特别是在最大额定值、电源工作电压范围、热辐射特性、安装条件以及其他产品特性的范围内使用。对于在上述指定范围之外使用广芯微电子产品而产生的故障或损失，广芯微电子不承担任何责任。
5. 虽然广芯微电子一直致力于提高广芯微电子产品的质量和可靠性，但是，半导体产品有其自身的具体特性，如一定的故障发生率以及在某些使用条件下会发生故障等。此外，广芯微电子产品均未进行防辐射设计。所以请采取安全保护措施，以避免当广芯微电子产品在发生故障而造成火灾时导致人身事故、伤害或损害的事故。例如进行软硬件安全设计（包括但不限于冗余设计、防火控制以及故障预防等）、适当的老化处理或其他适当的措施等。

目录

1	RFOCT 简介.....	1
2	启动界面.....	2
3	菜单.....	3
3.1	System.....	3
3.2	Operation.....	3
3.3	Devices.....	3
3.4	Help.....	4
4	UM2002 配置.....	5
4.1	基本设置.....	5
4.2	Mode 配置.....	6
4.2.1	Direct 模式.....	6
4.2.2	Packet Mode 0.....	7
4.2.3	Packet Mode 1.....	7
4.2.4	Packet Mode 2.....	7
4.2.5	Packet Mode 3.....	7
4.3	Direct Mode 参数配置.....	8
4.3.1	Basic Setting.....	8
4.4	Packet Mode 0 参数配置.....	9
4.4.1	Basic Setting.....	9
4.4.2	Preamble Setting.....	10
4.4.3	SyncWord Setting.....	10
4.4.4	Payload Setting.....	11
4.4.5	GPIO Setting.....	12
4.5	Packet Mode 1 参数配置.....	14
4.5.1	Basic Setting.....	14
4.5.2	Preamble Setting.....	15
4.5.3	SyncWord Setting.....	15
4.5.4	Payload Setting.....	16
4.5.5	CRC Setting.....	17
4.5.6	GPIO Setting.....	19
4.6	Packet Mode 2 参数配置.....	20
4.6.1	Basic Setting.....	20
4.6.2	Preamble Setting.....	21
4.6.3	SyncWord Setting.....	21
4.6.4	Payload Setting.....	22

4.6.5	CRC Setting	23
4.6.6	GPIO Setting	25
4.7	Packet Mode 3 参数配置	26
4.7.1	Basic Setting	26
4.7.2	Preamble Setting	27
4.7.3	SyncWord Setting	28
4.7.4	Length Setting	29
4.7.5	Address Setting	29
4.7.6	Seqnum Setting	30
4.7.7	FCS2 Setting	31
4.7.8	Data Setting	32
4.7.9	CRC Setting	32
4.7.10	GPIO Setting	34
5	操作功能	36
5.1	CRC	36
5.2	Export	36
5.3	Set	36
6	版本维护	37

1 RFOCT 简介

RFOCT (Radio Frequency Online Configuration Tools) 为广芯微电子 (广州) 股份有限公司开发的一款用于在线配置 RF 芯片参数的软件。用户可根据需要在线配置芯片参数, 并导出配置文件, 方便进行开发。

2 启动界面

启动界面按芯片的类型可进行筛选显示：

- 1. ALL 显示所有支持芯片
- 2. TRx 显示双向收发类型芯片
- 3. Tx 显示单向发射类型芯片
- 4. Rx 显示单向接收类型芯片

芯片显示内容如表：

表 2-1：芯片显示内容

Part Number	芯片名称
Function	芯片功能
Band	芯片频段
Modulation	芯片调制方式
Data Rate	芯片速率
Package	芯片封装

可选择 UM2002 后点击 Next 或双击 UM2002 进入配置界面如下：

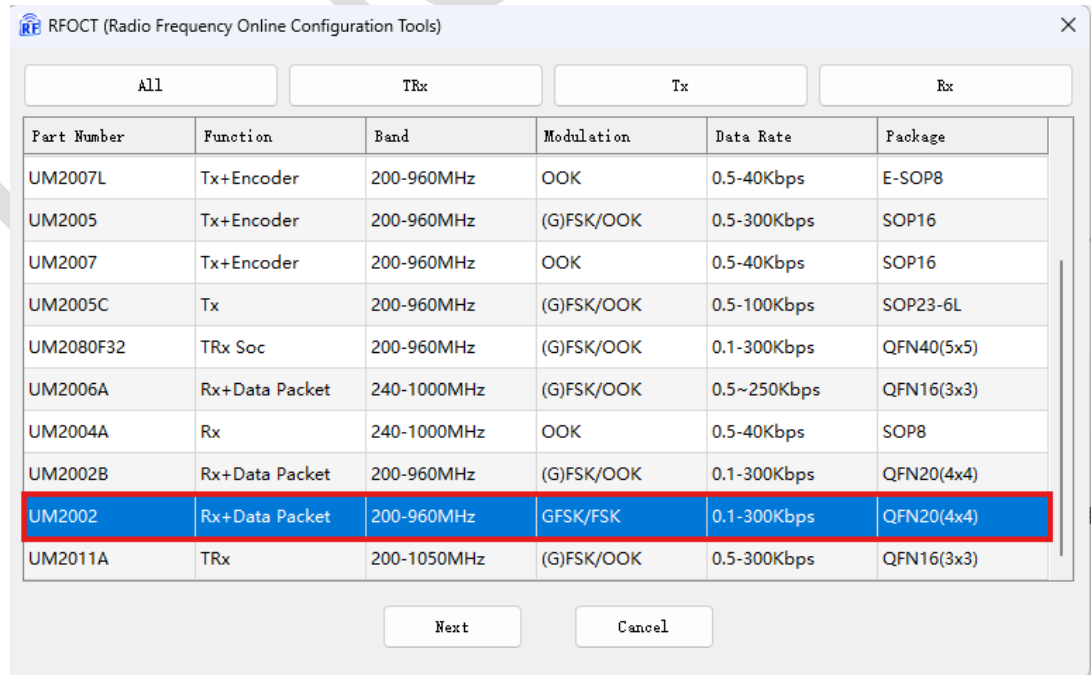


图 2-1：启动界面

3 菜单

3.1 System

System 菜单栏的子菜单包含：

1. Select Chips

切换至芯片选择列表。

2. Exit

退出 RFOCT 软件。

3.2 Operation

Operation 菜单栏的子菜单包含：

1. Export

导出配置，与界面上的 Export 功能一致。

2. Custom Download

自定义下载，下载导出的配置文件用于离线烧录，UM2002 不支持自定义下载功能。

3.3 Devices

Devices 菜单栏的子菜单包含：

1. Serial Port

当前串口，串口会自动连接 EVB、烧录器等，也可以手动连接，选择对应的串口，即手动连接对应串口。

3.4 Help

Help 菜单栏的子菜单包含：

1. About

关于 RFOCT 版本相关信息。

2. Document

文档，当前芯片上位机的使用文档，可通过系统默认软件打开 PDF。

3. Check For Updates

检查更新，可在线更新。

4 UM2002 配置

4.1 基本设置

Frequency(200~960)

433.92

MHz

XTAL Frequency

26

MHz

Modulation

GFSK

Data Rate(0.1~300)

10

Kbps

Deviation

20

KHz

AFC

Enable

AGC

Enable

图 4-1：基本设置界面

表 4-1：基本设置参数

参数	默认值	说明
Frequency	433.92	频点，范围 200~960MHz
XTAL Frequency	26	晶振频点
Modulation	GFSK	调制方式： ➤ GFSK ➤ FSK
Data Rate	10	速率，单位 kbps
Deviation	20	频偏，单位 kHz
AFC	Enable	AFC 使能选择： ➤ Disable：失能 ➤ Enable：使能
AGC	Enable	AGC 使能选择： ➤ Disable：失能 ➤ Enable：使能

4.2 Mode 配置

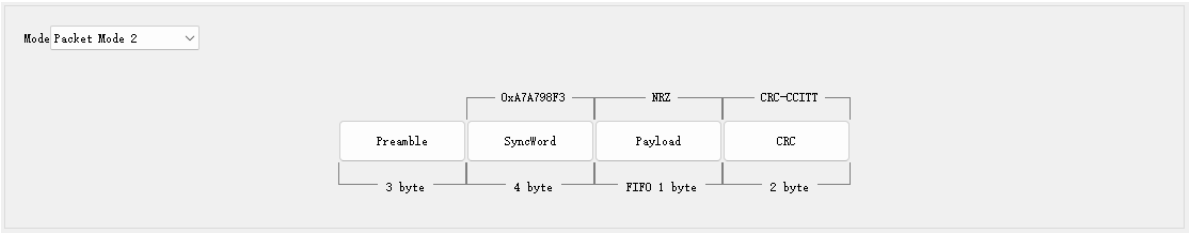


图 4-2: Mode 设置界面

表 4-2: 模式设置参数

参数	默认值	说明
Mode	Packet Mode 2	数据模式选择： ➤ Direct: 直通模式 ➤ Packet Mode 0: 模式 0 循环接收数据写入 FIFO, 需要 MCU 写命令退出接收状态 ➤ Packet Mode 1: 模式 1, 由寄存器控制数据包长度 ➤ Packet Mode 2: 模式 2, 由 FIFO 的第 1 个或者前 2 个字节作为包长度 ➤ Packet Mode 3: 模式 3, 含有 Length、Address、Seqnum 等多种数据域组成的模式

4.2.1 Direct 模式

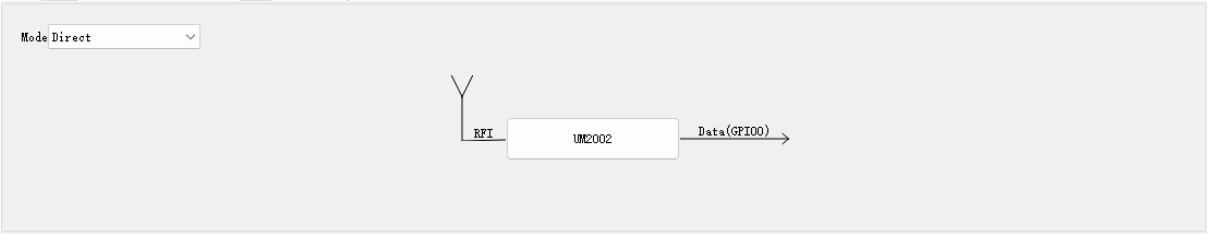


图 4-3: Direct 模式模型图

4.2.2 Packet Mode 0

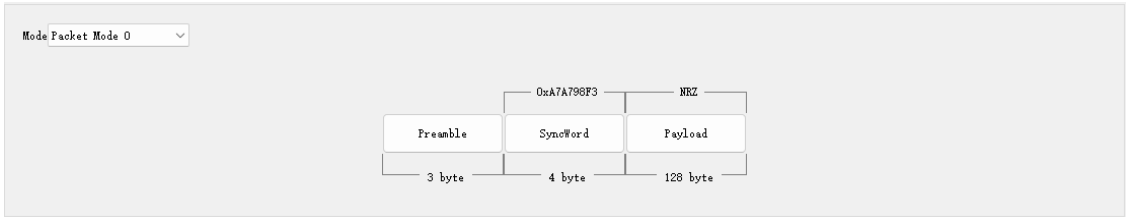


图 4-4：Packet Mode 0 模型图

4.2.3 Packet Mode 1

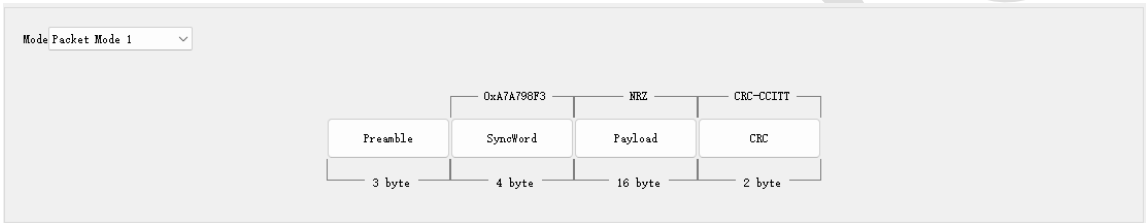


图 4-5：Packet Mode 1 模型图

4.2.4 Packet Mode 2

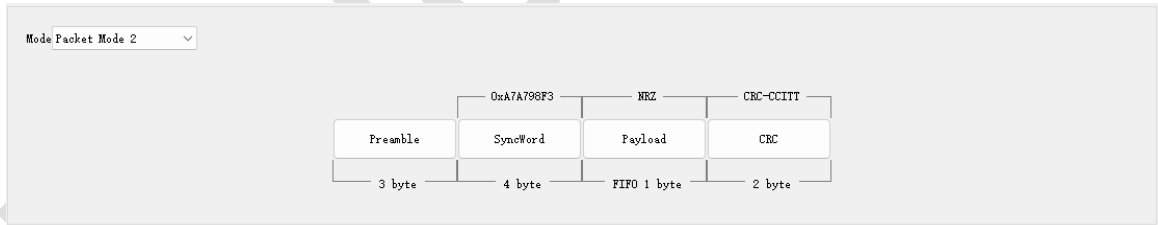


图 4-6：Packet Mode 2 模型图

4.2.5 Packet Mode 3

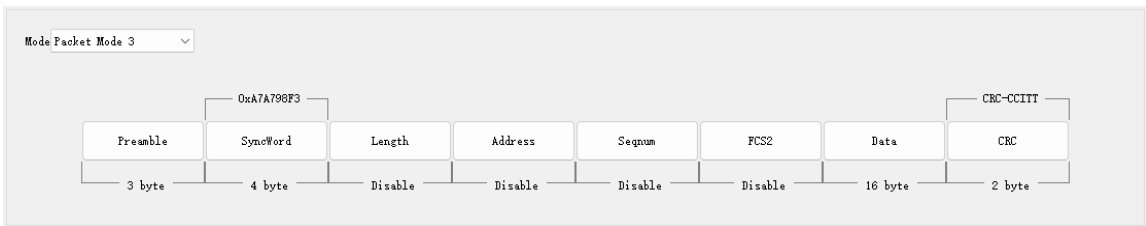


图 4-7：Packet Mode 3 模型图

4.3 Direct Mode 参数配置

4.3.1 Basic Setting

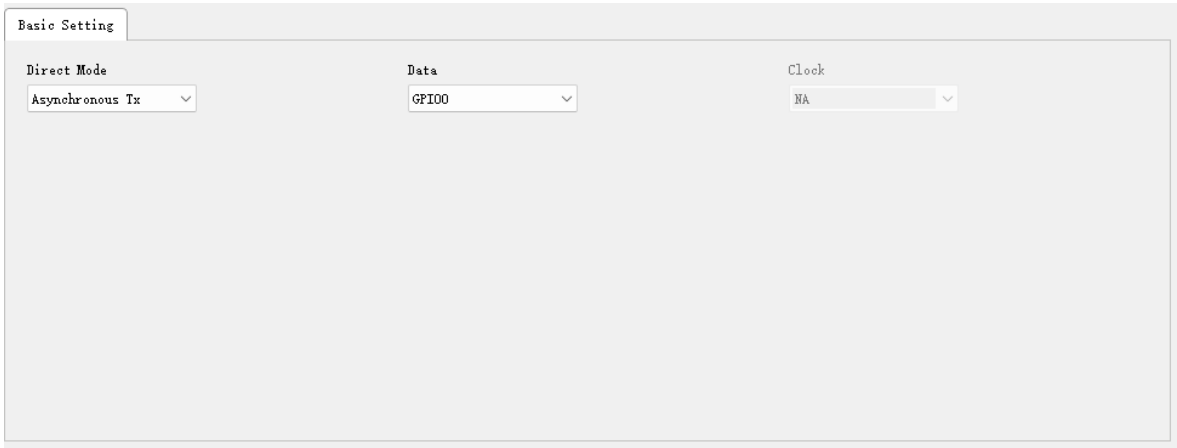


图 4-8：Basic Setting（Direct Mode）界面

表 4-3：Basic Setting（Direct Mode）参数

参数	默认值	说明
Direct Mode	Asynchronous Rx	直通模式数据传输方式： ➤ Asynchronous Rx: 异步直通接收，接收解析数据的时钟由外部提供 ➤ Synchronous Rx: 同步直通接收，接收数据解析时钟由内部通过 GPIO 输出提供
Data	GPIO0	数据发射输入或者数据接收输出的 GPIO 选择： ➤ GPIO0 ➤ GPIO1 ➤ nIRQ
Clock	NA	数据发射或接收的时钟输出： ➤ GPIO0 ➤ GPIO1 ➤ nIRQ

4.4 Packet Mode 0 参数配置

4.4.1 Basic Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

GPIO Setting

Manchester

FIFO Size

FIFO Full Threshold(64~127)

1:Rising 0:Falling

128

byte

107

图 4-9：Basic Setting（Packet Mode 0）界面

表 4-4：Basic Setting（Packet Mode 0）参数

参数	默认值	说明
Manchester	1: Rising 0: Falling	曼彻斯特编码选择： ➤ 1: Rising 0: Falling: 上升沿为 1，下降沿为 0 ➤ 0: Rising 1: Falling: 上升沿为 0，下降沿为 1
FIFO Size	128	FIFO 大小选择： ➤ 128: FIFO 大小为 128bytes ➤ 256: FIFO 大小为 256bytes
FIFO Full Threshold	107	满门限，接收数据时，FIFO 的数据超过满门限时，产生 FIFO 中断

4.4.2 Preamble Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

GPIO Setting

Rx Match Length(1~127)

3

byte

IRQ

Disable

图 4-10: Preamble Setting (Packet Mode 0) 界面

表 4-5: Preamble Setting (Packet Mode 0) 参数

参数	默认值	说明
Rx Match Length	3	接收 Preamble 匹配长度，单位 byte
IRQ	Disable	Preamble 匹配中断使能： ➤ Disable: 失能 ➤ Enable: 使能

4.4.3 SyncWord Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

GPIO Setting

Enable

Enable

Length

4

byte

Value(0~0xFFFFFFFF)

0xA7A798F3

Order

MSB

Manchester

Disable

IRQ

Disable

图 4-11: SyncWord Setting (Packet Mode 0) 界面

表 4-6: SyncWord Setting (Packet Mode 0) 参数

参数	默认值	说明
Enable	Enable	SyncWord 使能: ➤ Disable: 失能 ➤ Enable: 使能
Length	4	SyncWord 长度, 单位 byte
Value	0xA7A798F3	SyncWord 值
Order	MSB	同步字 bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射
Manchester	Disable	SyncWord 曼彻斯特编码使能: ➤ Disable: 失能 ➤ Enable: 使能
IRQ	Disable	SyncWord 匹配中断使能: ➤ Disable: 失能 ➤ Enable: 使能

4.4.4 Payload Setting

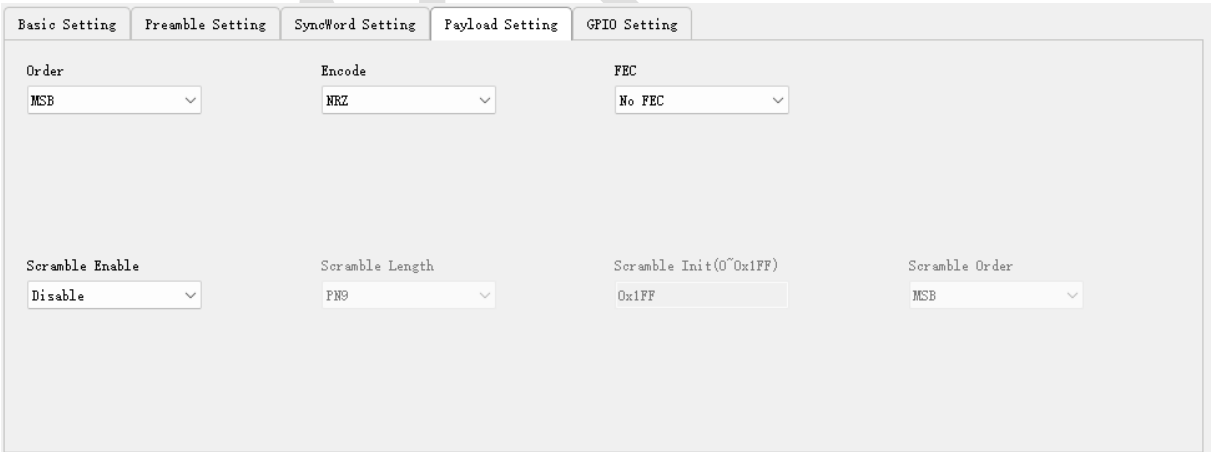


图 4-12: Payload Setting (Packet Mode 0) 界面

表 4-7: Payload Setting (Packet Mode 0) 参数

参数	默认值	说明
Order	MSB	Payload bit 顺序: ➤ LSB: 从低位开始发射

参数	默认值	说明
		➤ MSB: 从高位开始发射
Encode	NRZ	Payload 数据包编码: ➤ NRZ: NRZ 无编码 ➤ Manchester: 曼彻斯特编码 ➤ None: 无编码 ➤ Interleaving: 交织编码
FEC	No FEC	Payload 数据包 FEC 类型: ➤ No FEC ➤ 1/3 FEC ➤ 2/3 FEC
Scramble Enable	Disable	伪随机扰码使能: ➤ Disable: 失能 ➤ Enable: 使能
Scramble Length	PN9	伪随机数产出器长度: ➤ PN9 ➤ PN7
Scramble Init	0x1FF	扰码种子的初始值
Scramble Order	MSB	扰码 bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射

4.4.5 GPIO Setting

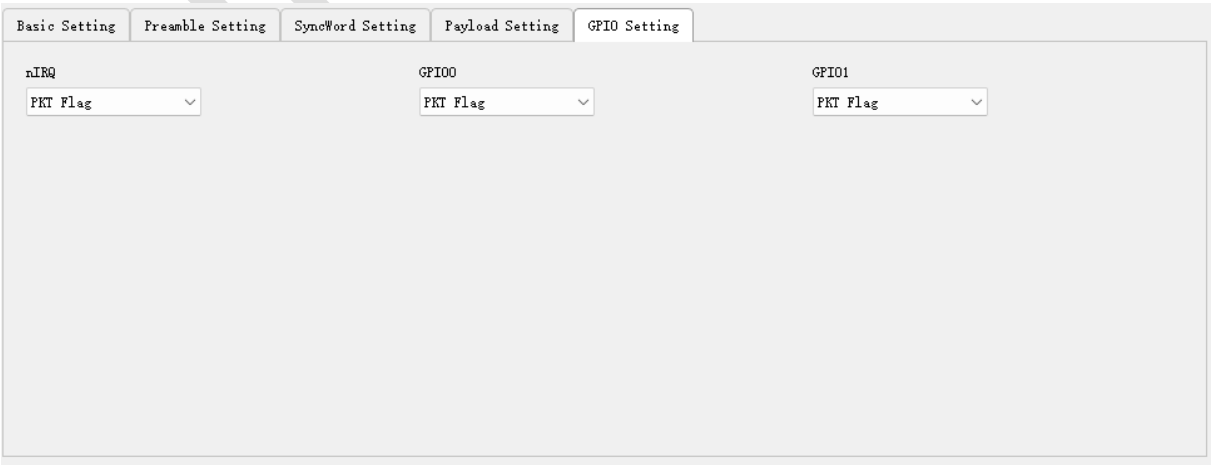


图 4-13: GPIO Setting (Packet Mode 0) 界面

表 4-8: GPIO Setting (Packet Mode 0) 参数

参数	默认值	说明
nIRQ	PKT_Flag	nIRQ 引脚输出功能选择: ➤ PKT_Flag: 中断汇总 (包括数据包完成中断 pkt_int, 接收前导码中断 preamble_int, 接收同步字中断 syncword_int) ➤ PKT_INT: 包完成中断 ➤ Preamble INT: 接收 Preamble 有效中断 ➤ SyncWord INT: 接收 Syncword 有效中断 ➤ FIFO INT: RX FIFO 快满中断 ➤ Rx Data: 解调器输出的串行数据 ➤ 1: 高电平 ➤ 0: 低电平
GPIO0	PKT_Flag	GPIO0 引脚输出功能选择: ➤ PKT_Flag: 中断汇总 (包括数据包完成中断 pkt_int, 接收前导码中断 preamble_int, 接收同步字中断 syncword_int) ➤ PKT_INT: 包完成中断 ➤ Preamble INT: 接收 Preamble 有效中断 ➤ SyncWord INT: 接收 Syncword 有效中断 ➤ FIFO INT: RX FIFO 快满中断 ➤ Rx Data: 解调器输出的串行数据 ➤ 1: 高电平 ➤ 0: 低电平
GPIO1	PKT_Flag	GPIO1 引脚输出功能选择: ➤ PKT_Flag: 中断汇总 (包括数据包完成中断 pkt_int, 接收前导码中断 preamble_int, 接收同步字中断 syncword_int) ➤ PKT_INT: 包完成中断 ➤ Preamble INT: 接收 Preamble 有效中断 ➤ SyncWord INT: 接收 Syncword 有效中断 ➤ FIFO INT: RX FIFO 快满中断 ➤ Rx Data: 解调器输出的串行数据 ➤ 1: 高电平 ➤ 0: 低电平

4.5 Packet Mode 1 参数配置

4.5.1 Basic Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

CRC Setting

GPIO Setting

Manchester

FIFO Size

FIFO Full Threshold(64~127)

1:Rising 0:Falling

128

byte

107

图 4-14：Basic Setting（Packet Mode 1）界面

表 4-9：Basic Setting（Packet Mode 1）参数

参数	默认值	说明
Manchester	1: Rising 0: Falling	曼彻斯特编码选择： ➤ 1: Rising 0: Falling: 上升沿为 1，下降沿为 0 ➤ 0: Rising 1: Falling: 上升沿为 0，下降沿为 1
FIFO Size	128	FIFO 大小选择： ➤ 128: FIFO 大小为 128bytes ➤ 256: FIFO 大小为 256bytes
FIFO Full Threshold	107	满门限，接收数据时，FIFO 的数据超过满门限时，产生 FIFO 中断

4.5.2 Preamble Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

CRC Setting

GPIO Setting

Rx Match Length(1~127)

3

byte

IRQ

Disable

图 4-15: Preamble Setting（Packet Mode 1）界面

表 4-10: Preamble Setting（Packet Mode 1）参数

参数	默认值	说明
Rx Match Length	3	接收 Preamble 匹配长度，单位 byte
IRQ	Disable	Preamble 匹配中断使能： ➤ Disable：失能 ➤ Enable：使能

4.5.3 SyncWord Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

CRC Setting

GPIO Setting

Enable

Enable

Length

4

byte

Value(0~0xFFFFFFFF)

0xA7A796F3

Order

MSB

Manchester

Disable

IRQ

Disable

图 4-16: SyncWord Setting（Packet Mode 1）界面

表 4-11: SyncWord Setting (Packet Mode 1) 参数

参数	默认值	说明
Enable	Enable	SyncWord 使能: ➤ Disable: 失能 ➤ Enable: 使能
Length	4	SyncWord 长度, 单位 byte
Value	0xA7A798F3	SyncWord 值
Order	MSB	同步字 bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射
Manchester	Disable	SyncWord 曼彻斯特编码使能: ➤ Disable: 失能 ➤ Enable: 使能
IRQ	Disable	SyncWord 匹配中断使能: ➤ Disable: 失能 ➤ Enable: 使能

4.5.4 Payload Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

CRC Setting

GPIO Setting

Payload Length(1~65536)

16

byte

Order

MSB

Encode

NRZ

FEC

No FEC

Scramble Enable

Disable

Scramble Length

PN9

Scramble Init

0x1FF

Scramble Order

MSB

图 4-17: Payload Setting (Packet Mode 1) 界面

表 4-12: Payload Setting (Packet Mode 1) 参数

参数	默认值	说明
Payload Length	16	数据区长度设置, 单位 byte
Order	MSB	Payload bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射

参数	默认值	说明
Encode	NRZ	Payload 数据包编码: ➤ NRZ: NRZ 无编码 ➤ Manchester: 曼彻斯特编码 ➤ None: 无编码 ➤ Interleaving: 交织编码
FEC	No FEC	Payload 数据包 FEC 类型: ➤ No FEC ➤ 1/3 FEC ➤ 2/3 FEC
Scramble Enable	Disable	伪随机扰码使能: ➤ Disable: 失能 ➤ Enable: 使能
Scramble Length	PN9	伪随机数产出器长度: ➤ PN9 ➤ PN7
Scramble Init	0x1FF	扰码种子的初始值
Scramble Order	MSB	扰码 bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射

4.5.5 CRC Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

CRC Setting

GPIO Setting

Enable

Length

Polynomial

Initial Value(0~0xFFFF)

Order

Bit Invert

Manchester

Range

Enable

2

byte

CRC-CCITT

0xFFFF

MSB

Disable

Disable

All Payload

图 4-18: CRC Setting (Packet Mode 1) 界面

表 4-13: CRC Setting (Packet Mode 1) 参数

参数	默认值	说明
Enable	Enable	CRC 使能选择: ➤ Disable: 失能 ➤ Enable: 使能
Length	2 byte	CRC 长度选择: ➤ 1 byte ➤ 2 bytes ➤ 3 bytes ➤ 4 bytes
Polynomial	CRC-CCITT	CRC 多项式选择: ➤ CRC-4: 多项式简记 0x03 ➤ CRC-8: 多项式简记 0x07 ➤ CRC-8/MAXIM: 多项式简记 0x31 ➤ CRC-8/SAE-J1850: 多项式简记 0x1D ➤ CRC-12: 多项式简记 0x80F ➤ CRC-16: 多项式简记 0x8005 ➤ CRC-CCITT: 多项式简记 0x1021 ➤ CRC-32: 多项式简记 0x04C11DB7 ➤ CRC-32C: 多项式简记 0x1EDC6F41
Initial Value	0xFFFF	CRC 初始值
Order	MSB	CRC bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射
Bit Invert	Disable	CRC Bit 取反: ➤ Disable: 失能 ➤ Enable: 使能
Manchester	Disable	CRC 曼彻斯特编码使能: ➤ Disable: 失能 ➤ Enable: 使能
Range	All Payload	模式 1 不支持 Range 范围选择, 仅 Mode3 支持选择

4.5.6 GPIO Setting

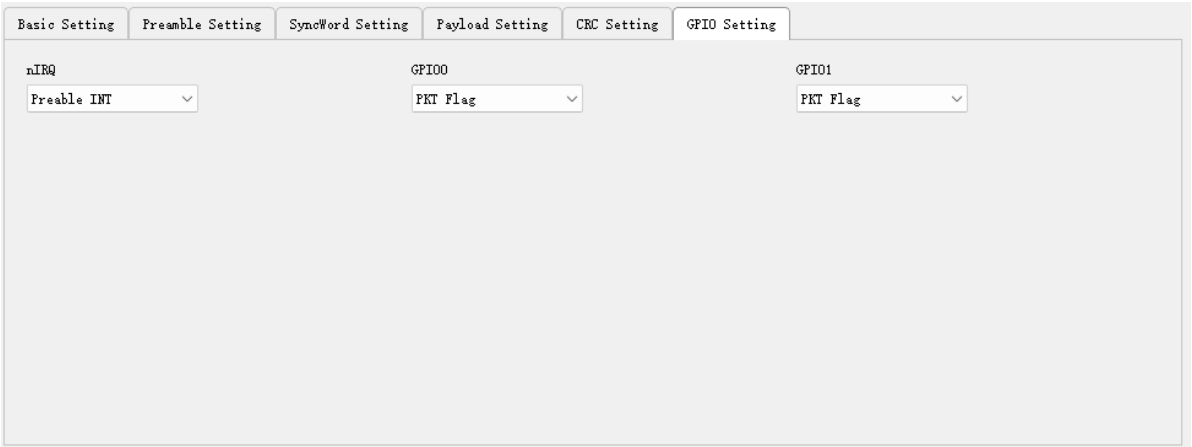


图 4-19: GPIO Setting（Packet Mode 1）界面

表 4-14: GPIO Setting（Packet Mode 1）参数

参数	默认值	说明
nIRQ	PKT_Flag	nIRQ 引脚输出功能选择: ➤ PKT_Flag: 中断汇总（包括数据包完成中断 pkt_int, 接收前导码中断 preamble_int, 接收同步字中断 syncword_int） ➤ PKT_INT: 包完成中断 ➤ Preamble INT: 接收 Preamble 有效中断 ➤ SyncWord INT: 接收 Syncword 有效中断 ➤ FIFO INT: RX FIFO 快满中断 ➤ Rx Data: 解调器输出的串行数据 ➤ 1: 高电平 ➤ 0: 低电平
GPIO0	PKT_Flag	GPIO0 引脚输出功能选择: ➤ PKT_Flag: 中断汇总（包括数据包完成中断 pkt_int, 接收前导码中断 preamble_int, 接收同步字中断 syncword_int） ➤ PKT_INT: 包完成中断 ➤ Preamble INT: 接收 Preamble 有效中断 ➤ SyncWord INT: 接收 Syncword 有效中断 ➤ FIFO INT: RX FIFO 快满中断 ➤ Rx Data: 解调器输出的串行数据 ➤ 1: 高电平 ➤ 0: 低电平
GPIO1	PKT_Flag	GPIO1 引脚输出功能选择: ➤ PKT_Flag: 中断汇总（包括数据包完成中断 pkt_int, 接收前导码

参数	默认值	说明
		中断 preamble_int, 接收同步字中断 syncword_int) ➤ PKT_INT: 包完成中断 ➤ Preamble INT: 接收 Preamble 有效中断 ➤ SyncWord INT: 接收 Syncword 有效中断 ➤ FIFO INT: RX FIFO 快满中断 ➤ Rx Data: 解调器输出的串行数据 ➤ 1: 高电平 ➤ 0: 低电平

4.6 Packet Mode 2 参数配置

4.6.1 Basic Setting

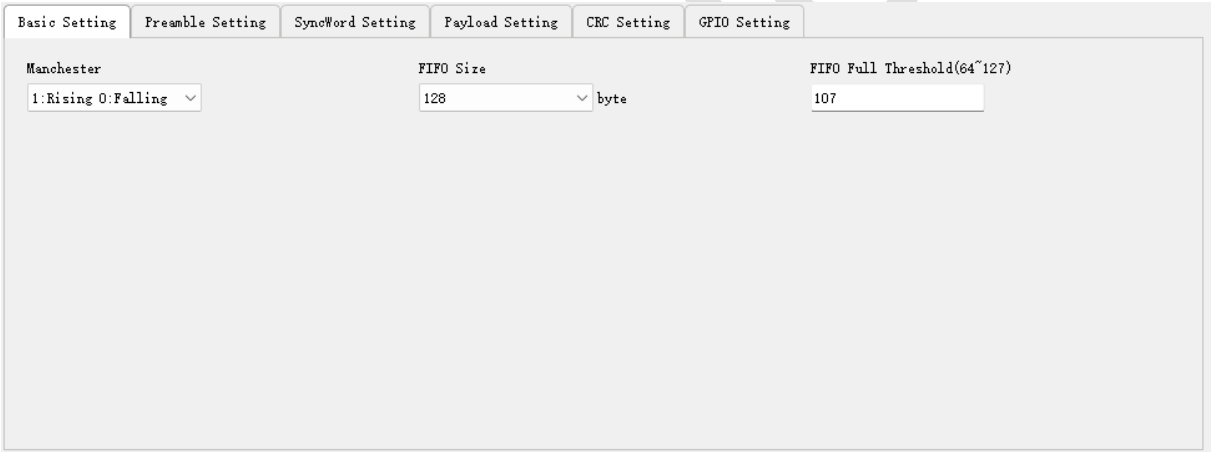


图 4-20: Basic Setting（Packet Mode 2）界面

表 4-15: Basic Setting（Packet Mode 2）参数

参数	默认值	说明
Manchester	1: Rising 0: Falling	曼彻斯特编码选择 ➤ 1: Rising 0: Falling: 上升沿为 1, 下降沿为 0 ➤ 0: Rising 1: Falling: 上升沿为 0, 下降沿为 1
FIFO Size	128	FIFO 大小选择: ➤ 128: FIFO 大小为 128bytes ➤ 256: FIFO 大小为 256bytes
FIFO Full Threshold	107	满门限, 接收数据时, FIFO 的数据超过满门限时, 产生 FIFO 中断

4.6.2 Preamble Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

CRC Setting

GPIO Setting

Rx Match Length(1~127)

3

byte

IRQ

Disable

图 4-21: Preamble Setting (Packet Mode 2) 界面

表 4-16: Preamble Setting (Packet Mode 2) 参数

参数	默认值	说明
Rx Match Length	3	接收 Preamble 匹配长度，单位 byte
IRQ	Disable	Preamble 匹配中断使能： ➤ Disable：失能 ➤ Enable：使能

4.6.3 SyncWord Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

CRC Setting

GPIO Setting

Enable

Enable

Length

4

byte

Value(0~0xFFFFFFFF)

0xA7A798F3

Order

MSB

Manchester

Disable

IRQ

Disable

图 4-22: SyncWord Setting (Packet Mode 2) 界面

表 4-17: SyncWord Setting (Packet Mode 2) 参数

参数	默认值	说明
Enable	Enable	SyncWord 使能: ➤ Disable: 失能 ➤ Enable: 使能
Length	4	SyncWord 长度, 单位 byte
Value	0xA7A798F3	SyncWord 值
Order	MSB	同步字 bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射
Manchester	Disable	SyncWord 曼彻斯特编码使能: ➤ Disable: 失能 ➤ Enable: 使能
IRQ	Disable	SyncWord 匹配中断使能: ➤ Disable: 失能 ➤ Enable: 使能

4.6.4 Payload Setting

Basic Setting

Preamble Setting

SyncWord Setting

Payload Setting

CRC Setting

GPIO Setting

Length Field

Order

Encode

FEC

1

byte

MSB

NRZ

No FEC

Length Field Endian

Big-Endian

Scramble Enable

Scramble Length

Scramble Init

Scramble Order

Disable

PN9

0x1FF

MSB

图 4-23: Payload Setting (Packet Mode 2) 界面

表 4-18: Payload Setting (Packet Mode 2) 参数

参数	默认值	说明
Payload Field	1	选择 FIFO 的第一个字节或者前 2 个字节: ➤ 1 byte ➤ 2 bytes
Order	MSB	Payload bit 顺序: ➤ LSB: 从低位开始发射

参数	默认值	说明
		➤ MSB: 从高位开始发射
Encode	NRZ	Payload 数据包编码: ➤ NRZ: NRZ 无编码 ➤ Manchester: 曼彻斯特编码 ➤ None: 无编码 ➤ Interleaving: 交织编码
FEC	No FEC	Payload 数据包 FEC 类型: ➤ No FEC ➤ 1/3 FEC ➤ 2/3 FEC
Length Field Endian	Big-Endian	当选择 FIFO 的前 2 个字节时, 大小端选择: ➤ Little-endian: 小端模式, 低字节先发 ➤ Big-endian: 大端模式, 高字节先发
Scramble Enable	Disable	伪随机扰码使能: ➤ Disable: 失能 ➤ Enable: 使能
Scramble Length	PN9	伪随机数产出器长度: ➤ PN9 ➤ PN7
Scramble Init	0x1FF	扰码种子的初始值
Scramble Order	MSB	扰码 bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射

4.6.5 CRC Setting

Basic Setting

Preamble Setting

SyncoWord Setting

Payload Setting

CRC Setting

GPIO Setting

Enable

Length

Polynomial

Initial Value(0~0xFFFF)

Order

Bit Invert

Manchester

Range

Enable

2byte

CRC-CCITT

0xFFFF

MSB

Disable

Disable

All Payload

图 4-24: CRC Setting (Packet Mode 2) 界面

表 4-19: CRC Setting (Packet Mode 2) 参数

参数	默认值	说明
Enable	Enable	CRC 使能选择: ➤ Disable: 失能 ➤ Enable: 使能
Length	2 byte	CRC 长度选择: ➤ 1 byte ➤ 2 bytes ➤ 3 bytes ➤ 4 bytes
Polynomial	CRC-CCITT	CRC 多项式选择: ➤ CRC-4: 多项式简记 0x03 ➤ CRC-8: 多项式简记 0x07 ➤ CRC-8/MAXIM: 多项式简记 0x31 ➤ CRC-8/SAE-J1850: 多项式简记 0x1D ➤ CRC-12: 多项式简记 0x80F ➤ CRC-16: 多项式简记 0x8005 ➤ CRC-CCITT: 多项式简记 0x1021 ➤ CRC-32: 多项式简记 0x04C11DB7 ➤ CRC-32C: 多项式简记 0x1EDC6F41
Initial Value	0xFFFF	CRC 初始值
Order	MSB	CRC bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射
Bit Invert	Disable	CRC Bit 取反: ➤ Disable: 失能 ➤ Enable: 使能
Manchester	Disable	CRC 曼彻斯特编码使能: ➤ Disable: 失能 ➤ Enable: 使能
Range	All Payload	模式 2 不支持 Range 范围选择, 仅 Mode3 支持选择

4.6.6 GPIO Setting

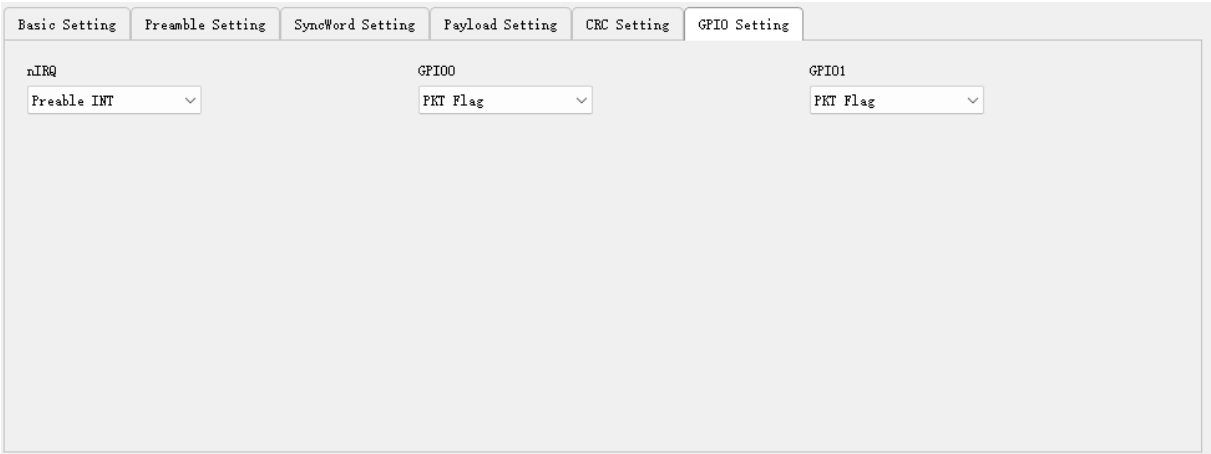


图 4-25：GPIO Setting（Packet Mode 2）界面

表 4-20：GPIO Setting（Packet Mode 2）参数

参数	默认值	说明
nIRQ	PKT_Flag	nIRQ 引脚输出功能选择： ➤ PKT_Flag：中断汇总（包括数据包完成中断 pkt_int，接收前导码中断 preamble_int，接收同步字中断 syncword_int） ➤ PKT_INT：包完成中断 ➤ Preamble INT：接收 Preamble 有效中断 ➤ SyncWord INT：接收 Syncword 有效中断 ➤ FIFO INT：RX FIFO 快满中断 ➤ Rx Data：解调器输出的串行数据 ➤ 1：高电平 ➤ 0：低电平
GPIO0	PKT_Flag	GPIO0 引脚输出功能选择： ➤ PKT_Flag：中断汇总(包括数据包完成中断 pkt_int，接收前导码中断 preamble_int，接收同步字中断 syncword_int) ➤ PKT_INT：包完成中断 ➤ Preamble INT：接收 Preamble 有效中断 ➤ SyncWord INT：接收 Syncword 有效中断 ➤ FIFO INT：RX FIFO 快满中断 ➤ Rx Data：解调器输出的串行数据 ➤ 1：高电平 ➤ 0：低电平

参数	默认值	说明
GPIO1	PKT_Flag	GPIO1 引脚输出功能选择: ➢ PKT_Flag: 中断汇总（包括数据包完成中断 pkt_int, 接收前导码中断 preamble_int, 接收同步字中断 syncword_int） ➢ PKT_INT: 包完成中断 ➢ Preamble INT: 接收 Preamble 有效中断 ➢ SyncWord INT: 接收 Syncword 有效中断 ➢ FIFO INT: RX FIFO 快满中断 ➢ Rx Data: 解调器输出的串行数据 ➢ 1: 高电平 ➢ 0: 低电平

4.7 Packet Mode 3 参数配置

4.7.1 Basic Setting

Basic SettingPreamble SettingSyncWord SettingLength SettingAddress SettingSeqnum SettingFCS2 SettingData SettingCRC Setting

Manchester

1:Rising 0:Falling

FIFO Size

128

byte

FIFO Full Threshold(64~127)

107

Payload Order

MSB

Payload Encode

NRZ

Payload FEC

No FEC

Payload Scramble Enable

Disable

Scramble Length

PN9

Scramble Init(0~0xFF)

0xFF

Scramble Order

LSB

图 4-26：Basic Setting（Packet Mode 3）界面

表 4-21：Basic Setting（Packet Mode 3）参数

参数	默认值	说明
Manchester	1: Rising 0: Falling	曼彻斯特编码选择: ➢ 1: Rising 0: Falling: 上升沿为 1, 下降沿为 0 ➢ 0: Rising 1: Falling: 上升沿为 0, 下降沿为 1
FIFO Size	128	FIFO 大小选择: ➢ 128: FIFO 大小为 128bytes ➢ 256: FIFO 大小为 256bytes
FIFO Full Threshold	107	满门限, 接收数据时, FIFO 的数据超过满门限时,

参数	默认值	说明
		产生 FIFO 中断
Payload Order	MSB	Payload bit 顺序： ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射
Payload Encode	NRZ	Payload 数据包编码： ➤ NRZ: NRZ 无编码 ➤ Manchester: 曼彻斯特编码 ➤ None: 无编码 ➤ Interleaving: 交织编码
Payload FEC	No FEC	Payload 数据包 FEC 类型： ➤ No FEC ➤ 1/3 FEC ➤ 2/3 FEC
Payload Scramble Enable	Disable	伪随机扰码使能： ➤ Disable: 失能 ➤ Enable: 使能
Scramble Length	PN9	伪随机数产出器长度： ➤ PN9 ➤ PN7
Scramble Init	0x1FF	扰码种子的初始值
Scramble Order	MSB	扰码 bit 顺序： ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射

4.7.2 Preamble Setting

Basic SettingPreamble SettingSynoWord SettingLength SettingAddress SettingSeqnum SettingFCS2 SettingData SettingCRC Setting

Rx Match Length(1~127)

3byte

IRQ

Disable

图 4-27: Preamble Setting（Packet Mode 3）界面

表 4-22: Preamble Setting (Packet Mode 3) 参数

参数	默认值	说明
Rx Match Length	3	接收 Preamble 匹配长度, 单位 byte
IRQ	Disable	Preamble 匹配中断使能: ➤ Disable: 失能 ➤ Enable: 使能

4.7.3 SyncWord Setting

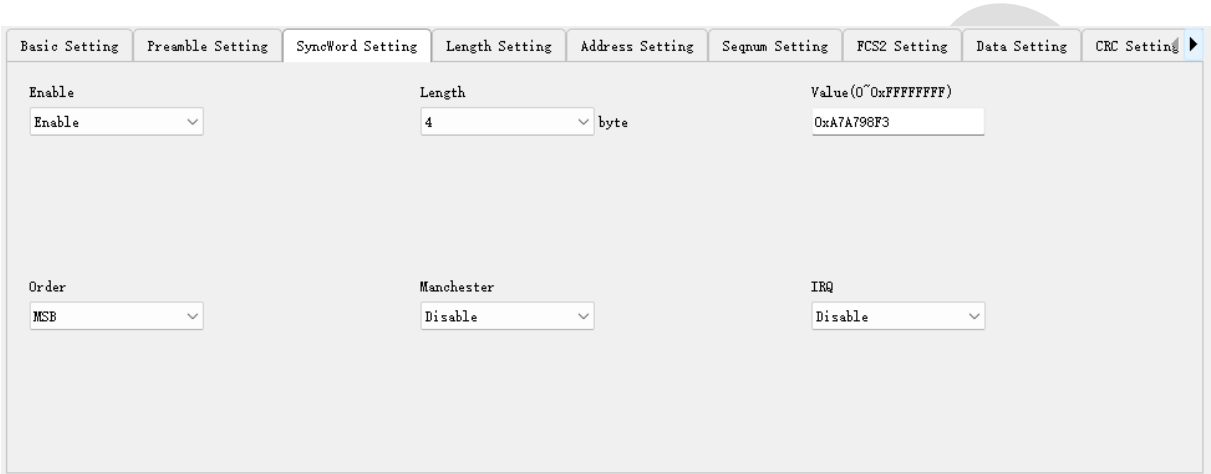


图 4-28: SyncWord Setting (Packet Mode 3) 界面

表 4-23: SyncWord Setting (Packet Mode 3) 参数

参数	默认值	说明
Enable	Enable	SyncWord 使能: ➤ Disable: 失能 ➤ Enable: 使能
Length	4	SyncWord 长度, 单位 byte
Value	0xA7A798F3	SyncWord 值
Order	MSB	同步字 bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射
Manchester	Disable	SyncWord 曼彻斯特编码使能: ➤ Disable: 失能 ➤ Enable: 使能
IRQ	Disable	SyncWord 匹配中断使能: ➤ Disable: 失能 ➤ Enable: 使能

4.7.4 Length Setting

Basic Setting

Preamble Setting

SyncWord Setting

Length Setting

Address Setting

Seqnum Setting

FCS2 Setting

Data Setting

CRC Setting

Enable

Disable

Length Field

1

byte

Endian

Big-Endian

图 4-29: Length Setting (Packet Mode 3) 界面

表 4-24: Length Setting (Packet Mode 3) 参数

参数	默认值	说明
Enable	Disable	Length 使能选择: ➢ Disable: 失能 ➢ Enable: 使能
Length Field	1 byte	Length 域长度: ➢ 1 byte ➢ 2 bytes
Endian	Big-endian	Length 大小端选择: ➢ Big-endian: 大端模式, 高字节先发射 ➢ Little-endian: 小端模式, 低字节先发射

4.7.5 Address Setting

Basic Setting

Preamble Setting

SyncWord Setting

Length Setting

Address Setting

Seqnum Setting

FCS2 Setting

Data Setting

CRC Setting

Enable

Disable

Length-Address Position

Length then Address

Length

4

byte

Value(0~0xFFFFFFFF)

0xA4A3A2A1

Mask(0~0xFFFFFFFF)

0x00000000

图 4-30: Address Setting (Packet Mode 3) 界面

表 4-25: Address Setting (Packet Mode 3) 参数

参数	默认值	说明
Enable	Disable	Address 使能选择: ➤ Disable: 失能 ➤ Enable: 使能
Length-Address Position	Length then Address	地址和长度位置选择: ➤ Length then Address: 地址在长度后 ➤ Address then Length: 地址在长度前
Length	4 byte	地址长度选择: ➤ 1 byte ➤ 2 bytes ➤ 3 bytes ➤ 4 bytes
Address	0xA1A2A3A4	地址值
Mask Address	0x00000000	地址过滤值, 接收地址比较 mask, mask 作为 1 时对应的地址不做比较

4.7.6 Seqnum Setting

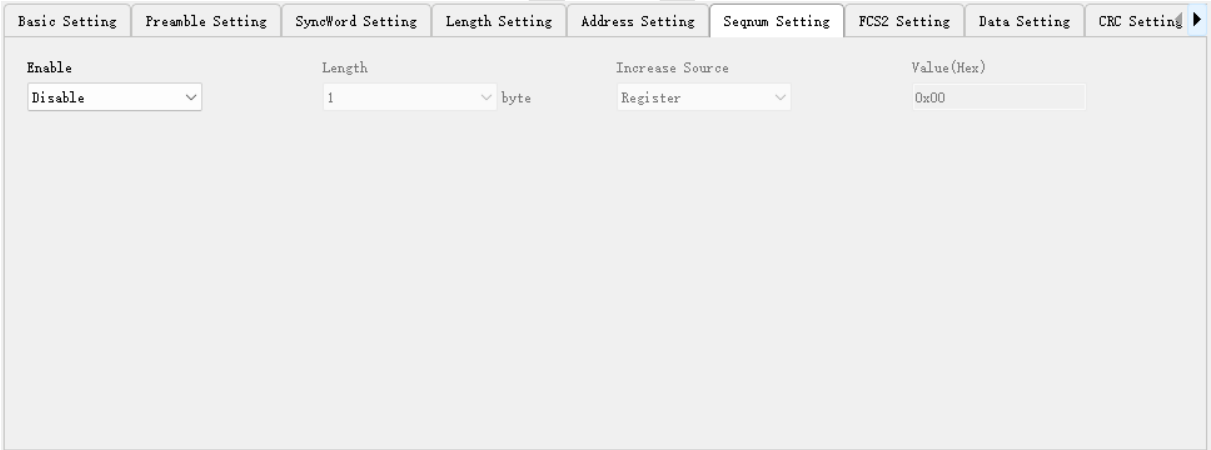


图 4-31: Seqnum Setting (Packet Mode 3) 界面

表 4-26: Seqnum Setting (Packet Mode 3) 参数

参数	默认值	说明
Enable	Disable	Seqnum 使能选择: ➤ Disable: 失能 ➤ Enable: 使能
Length	1byte	Seqnum 数据长度: ➤ 1 byte

参数	默认值	说明
		➤ 2 bytes
Increase Source	Counter	Seqnum 数据来源: ➤ Seqnum 由寄存器配置 ➤ Seqnum 由内部计数器配置, 自动加 1
Value	0x00	Seqnum 寄存器值

4.7.7 FCS2 Setting

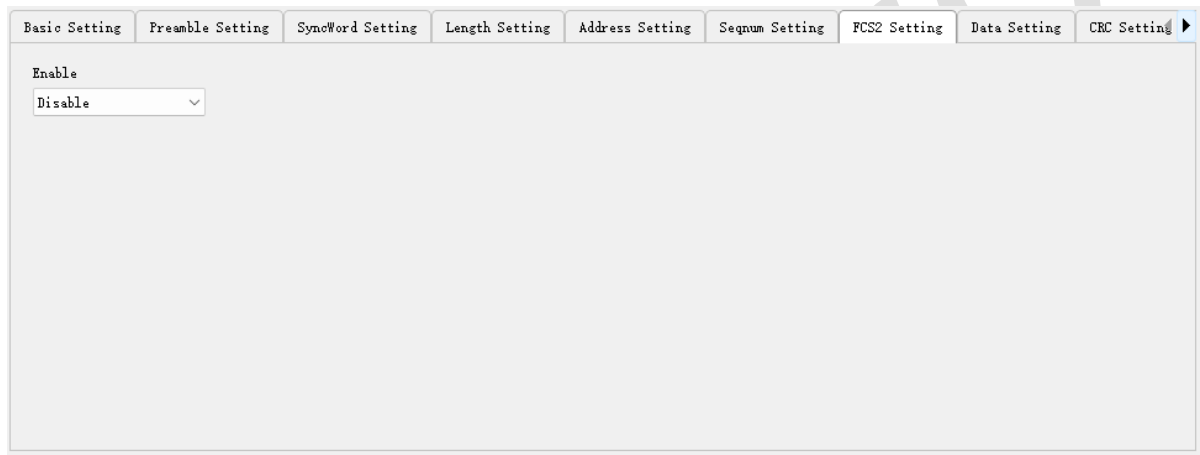


图 4-32: FCS2 Setting (Packet Mode 3) 界面

表 4-27: FCS2 Setting (Packet Mode 3) 参数

参数	默认值	说明
Enable	Disable	FCS2 使能: ➤ Disable: 失能 ➤ Enable: 使能

4.7.8 Data Setting

Basic SettingPreamble SettingSyncWord SettingLength SettingAddress SettingSeqnum SettingFCS2 SettingData SettingCRC Setting

Length(1~65536)
16byte

图 4-33: Data Setting（Packet Mode 3）界面

表 4-28: Data Setting（Packet Mode 3）参数

参数	默认值	说明
Length	16	Data 域长度

4.7.9 CRC Setting

Basic SettingPreamble SettingSyncWord SettingPayload SettingCRC SettingGPIO Setting

Enable
Enable

Length
2byte

Polynomial
CRC-CCITT

Initial Value(0~0xFFFF)
0xFFFF

Order
MSB

Bit Invert
Disable

Manchester
Disable

Range
All Payload

图 4-34: CRC Setting（Packet Mode 3）界面

表 4-29: CRC Setting (Packet Mode 3) 参数

参数	默认值	说明
Enable	Enable	CRC 使能选择: ➤ Disable: 失能 ➤ Enable: 使能
Length	2 byte	CRC 长度选择: ➤ 1 byte ➤ 2 bytes ➤ 3 bytes ➤ 4 bytes
Polynomial	CRC-CCITT	CRC 多项式选择: ➤ CRC-4: 多项式简记 0x03 ➤ CRC-8: 多项式简记 0x07 ➤ CRC-8/MAXIM: 多项式简记 0x31 ➤ CRC-8/SAE-J1850: 多项式简记 0x1D ➤ CRC-12: 多项式简记 0x80F ➤ CRC-16: 多项式简记 0x8005 ➤ CRC-CCITT: 多项式简记 0x1021 ➤ CRC-32: 多项式简记 0x04C11DB7 ➤ CRC-32C: 多项式简记 0x1EDC6F41
Initial Value	0xFFFF	CRC 初始值
Order	MSB	CRC bit 顺序: ➤ LSB: 从低位开始发射 ➤ MSB: 从高位开始发射
Bit Invert	Disable	CRC Bit 取反: ➤ Disable: 失能 ➤ Enable: 使能
Manchester	Disable	CRC 曼彻斯特编码使能: ➤ Disable: 失能 ➤ Enable: 使能
Range	All Payload	CRC 计算范围: ➤ All Payload: 计算所有的 Payload 数据的 CRC ➤ Data Field: 仅计算 Data 域数据的 CRC

4.7.10 GPIO Setting

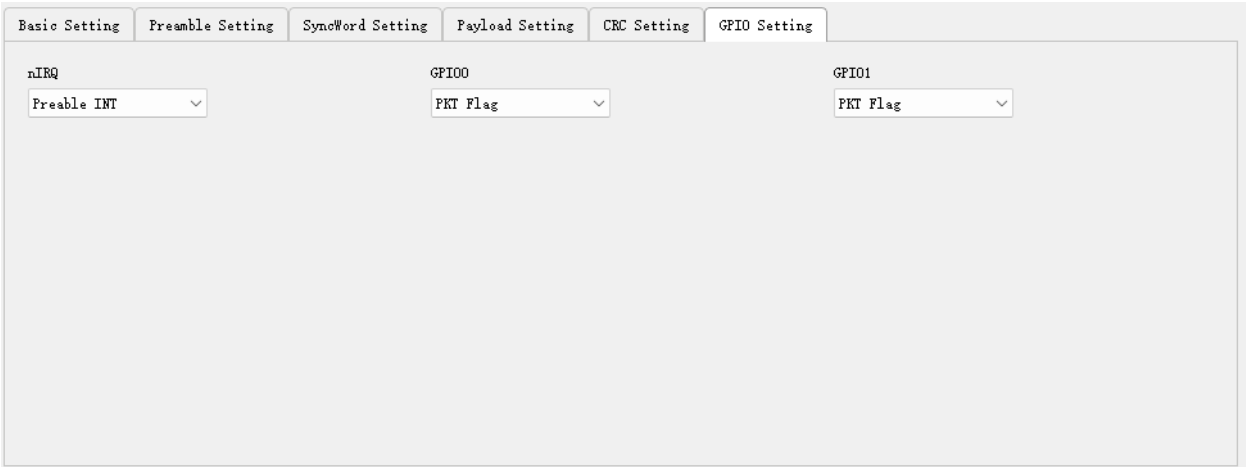


图 4-35：GPIO Setting（Packet Mode 3）界面

表 4-30：GPIO Setting（Packet Mode 3）参数表

参数	默认值	说明
nIRQ	PKT_Flag	nIRQ 引脚输出功能选择： ➢ PKT_Flag：中断汇总（包括数据包完成中断 pkt_int, 接收前导码中断 preamble_int, 接收同步字中断 syncword_int） ➢ PKT_INT：包完成中断 ➢ Preamble INT：接收 Preamble 有效中断 ➢ SyncWord INT：接收 Syncword 有效中断 ➢ FIFO INT：RX FIFO 快满中断 ➢ Rx Data：解调器输出的串行数据 ➢ 1：高电平 ➢ 0：低电平
GPIO0	PKT_Flag	GPIO0 引脚输出功能选择： ➢ PKT_Flag：中断汇总（包括数据包完成中断 pkt_int, 接收前导码中断 preamble_int, 接收同步字中断 syncword_int） ➢ PKT_INT：包完成中断 ➢ Preamble INT：接收 Preamble 有效中断 ➢ SyncWord INT：接收 Syncword 有效中断 ➢ FIFO INT：RX FIFO 快满中断 ➢ Rx Data：解调器输出的串行数据 ➢ 1：高电平 ➢ 0：低电平

参数	默认值	说明
GPIO1	PKT_Flag	GPIO1 引脚输出功能选择: ➤ PKT_Flag: 中断汇总 (包括数据包完成中断 pkt_int, 接收前导码中断 preamble_int, 接收同步字中断 syncword_int) ➤ PKT_INT: 包完成中断 ➤ Preamble INT: 接收 Preamble 有效中断 ➤ SyncWord INT: 接收 Syncword 有效中断 ➤ FIFO INT: RX FIFO 快满中断 ➤ Rx Data: 解调器输出的串行数据 ➤ 1: 高电平 ➤ 0: 低电平

5 操作功能

5.1 CRC

实时计算配置参数所得的 CRC，可用于参数比对和参数验证。

5.2 Export

导出配置参数，并生成配置 rfconfig.h 文件。当配置界面出现不合法的配置时，无法导出配置文件。

5.3 Set

在线设置功能，在线设置功能可直接把配置参数设置到烧录器或者 EVB 板对应的芯片中，可用于调试验证。首先通过串口连接烧录器或者 EVB 板。可通过菜单栏 Devices 下的 Serial Port 的 Auto Connect 自动连接，或者手动选择对应的串口，上位机会自动发起连接功能。如已连接上 EVB 板并且界面配置都合法时，Set 功能会自动使能，否则无法使用在线设置功能。

6 版本维护

版本	日期	描述
V1.0	2025.12.27	初始版。